

LABORATORIUM RISET ELEKTRONIKA INDUSTRI & SISTEM TERSEMAT

(LAB. ELITE)

Kepala Lab: Dr.-Ing. Faizal Arya Samman, S.T., M.T.

Mata kuliah **Paket ELITE** (ELEktronika INdustri dan Sistem TERsemat) yang dikelola oleh Lab ELITE atau INTELS Lab (*Industrial Electronics and Embedded Systems Laboratory*) pada Semester 7, 8 dan 9.

SEMESTER 5 – Paket ELITE I

Kode	Mata Kuliah	K	P	T
	Perancangan Sistem Digital	2	1	3
	Sistem Berbasis Mikroprosesor	2	1	3
	Elektronika Daya	2	1	3

SEMESTER 6 – Paket ELITE II

Kode	Mata Kuliah	K	P	T
	Perancangan Sistem Tersemat	2	1	3
	Sistem On-Chip	2	1	3
	Elektronika Industri	2	1	3

SEMESTER 7 – Paket ELITE III

Kode	Mata Kuliah	K	P	T
	Elektronika Biomedik	1	1	2
Pilih salah satu dari mata kuliah berikut:				
	Pengolahan Citra	2	0	2
	Pengolahan Isyarat Digital	2	0	2
	Pengenalan Pola	2	0	2
	Sistem Kendali Digital	2	1	3
	Robotika Industri	1	1	2
	Sistem Pengolahan Isyarat	1	1	2
	Instrumentasi Elektronik	1	1	2

Lab ELITE juga (bersedia) menjadi tempat pelaksanaan praktikum mata kuliah Semester 1 s.d. 4, tetapi dengan catatan bahwa dosen pengampu mata kuliah tetap menjadi penanggungjawab praktikum. Praktikum-praktikum tersebut antara lain adalah:

1. Praktikum Rangkaian Logika (Semester 1)
2. Praktikum Dasar Elektronika (Semester 3)
3. Praktikum Elektronika Terintegrasi (Semester 3)

Beberapa usulan mata kuliah yang **dihapus** atau **diintegrasikan** dengan mata kuliah yang sudah ada.

1. Perancangan Sistem Elektronika --> diganti dgn Perancangan Sistem Tersemat
2. Teknologi Rangkaian Terintegrasi --> diganti/digabung dengan Elektronika Terintegrasi
3. Divais Mikroelektronika --> digabung ke Dasar Elektronika dan Elektronika Terintegrasi
4. Elektronika Terintegrasi Analog --> digabung ke Elektronika Terintegrasi
5. Bahasa Deskripsi Perangkat Keras --> digabung ke Perancangan Sistem Digital
6. Rangkaian Penguat Operasional --> digabung ke Dasar Elektronika dan Elektronika Terintegrasi
7. Perancangan Sistem VLSI --> diganti dgn Sistem On-Chip
8. Sistem Berbasis CPLD/FPGA --> digabung ke Perancangan Sistem Digital
9. Sistem Elektronika Tersemat --> diganti dgn Perancangan Sistem Tersemat
10. On-Chip Systems --> diganti dengan Sistem On-Chip
11. Tapis Analog dan Digital --> sebaiknya dihapus dan sebagian isi materi didistribusikan ke matakuliah Sistem Pengolahan Isyarat, Pengolahan Isyarat Digital, Dasar Elka dan Elka Terintegrasi
12. Prosesor Aplikasi Spesifik --> digabung ke Sistem On-Chip