

Usulan-usulan untuk perbaikan dan mata-kuliah PAKET PILIHAN sesuai Laboratorium/Working Groups/Research Groups (silakan menambahkan lembaran tersendiri jika masih kurang):

- ③. Mundur dari Kuliah Rangk. Logika & Ralis I, II
- ①. MATA KULIAH SEM. 4
 • Eleletronika Analog & Digital ⇒ menjadi Eleletronika Terintegrasi (FAS)
 + Praktikum Elektronika Terintegrasi
- ②. MATA KULIAH PILIHAN PADA LAB. ELEKTRONIKA INDUSTRI & SISTEM TERSEMAT (INDUSTRIAL ELECTRONICS & EMBEDDED SYSTEMS LAB.) (LAB. ELITE)

SEMESTER 5	SKS	SEMESTER 6	SKS
1. Perancangan Sistem Digital + Praktikum (FAS) (ABV)	2 } 3 SKS 1 }	1. Perancangan Sistem Tersemat + Praktikum (FAS, ABV)	2 } 3 SKS 1 }
2. Eleletronika Daya + Praktikum (TOL)	2 } 3 SKS 1 }	2. Eleletronika Biomedik (ING) + Praktikum ? (ING, FAS)	2 } 2 1/2 SKS 1 }
3. Sistem Berbasis Mikroprosesor + Praktikum (ZHR)	2 } 3 SKS 1 }	3. Sistem Kendali Digital + Praktikum (RHZ)	2 } 3 SKS 1 }
	9 SKS		

SEMESTER 6	SKS	
1. Perancangan Sistem On-Chip + Praktikum (FAS, ABV)	1 } 2 SKS 1 }	Atau salah satu dari (sesuai pembimbing): Pengolahan Isyarat Digital ✓ Robotika Industri ✓ Teknologi Kendali Proses ✓ Atau Oto Elektronika Industri ✓
2. Eleletronika Industri	2	

④ (MATA KULIAH DIHAPUS)

1. Perancangan Sistem Elka → diganti Perancangan Sistem Tersemat ("embedded System Design")
2. Teknologi Rangkaian Terintegrasi → diintegrasikan ke Elka Terintegrasi
3. Disain Mikroelektronika → diintegrasikan ke MK lain - Dsr Elka, Elka Terintegrasi
4. Eleletronika Terintegrasi Analog → diintegrasikan ke Elka Terintegrasi
5. Bahasa Deskripsi Perangkat Keras → diintegrasikan ke Perancangan Sistem Digital
6. Rangk. Penguat Operasional → digabung ke Elka Terintegrasi
7. Perancangan Sistem VLSI → diganti oleh Perancangan Sistem On-Chip
8. Sistem Berbasis CPLD/FPGA → digabung ke Perancangan Sistem Digital & Perancangan Sistem Tersemat

Diserahkan kembali ke PANITIA FGD Kurikulum 2015 selambat-lambatnya tanggal 30 September 2014

Makassar, 30 September 2014

9. Sistem Eleletronika Tersemat → diganti Perancangan Sistem tersemat

Fairul
 Faizal A. Samman

10. On-Chip Systems → diintegrasikan ke Perancangan diubah ke Sistem On-Chip

11. Tapis Analog Digital → diintegrasikan ke Elka Terintegrasi → Dsr Elka dan

Lanjut